

**STAMP-RK3506-Kit 嵌入式开发板**

**硬件说明书**

版本号：V1.0

2025年03月

**浙江启扬智能科技有限公司版权所有**

**QIYANG TECHNOLOGU Co., Ltd**

**Copyright Reserved**

**公司简介**

浙江启扬智能科技有限公司2007年成立于杭州， 是一家专注于ARM嵌入式产品研发、生产与销售的国家高新技术企业。10余年的积累与沉淀，成功构建了产品从开发到量产的服务链。

作为公司的核心，启扬研发团队由30余位嵌入式工程师组成，致力于为用户提供简单易用的嵌入式硬件、软件工具以及定制化的产品解决方案。已广泛应用于工控、物联网、新零售、医疗、电力、环境监测、充电桩等领域。

设立于诸暨的生产基地为启扬提供了强有力的保障，占地面积5000平米，拥有2条SMT产线，通过并严格遵循ISO9001质量管理体系认证指导生产。依托雄厚的生产实力，年产能可达100万套，保证用户交期，解决后顾之忧。

启扬拥有完善的销售市场网络，专业的销售和售后团队为用户提供全方位的技术支持与服务。业务已遍及120多个国家和地区，成功帮助2000多家用户将产品快速高效地推向市场。

研发、产能、市场的结合与延伸，为启扬智能成为专业化、全球化的嵌入式软硬件供应商奠定了坚实的基础。

我们为您提供：

* **多平台软/硬件产品**

NXP、Rockchip、MTK、Renesas、TI、Atmel、Cirrus Logic等多平台ARM开发板/核心板/工控板和周边硬件产品以及支持用户快速二次开发的配套工具与软件资源。

* **定制服务**

充分发挥在ARM平台及Linux、Android、Ubuntu、Debian操作系统上的技术累积，为用户提供量身定制嵌入式产品服务（OEM/ODM）。

感谢您使用启扬智能的产品，我们会尽最大努力为您提供技术协助！祝愿您工作顺利！

**技术支持**

如果您对文档有疑问，可在办公时间（周一至周五 8:30-12:00，13:30-17:30），通过以下方式联系我们：

技术邮箱：supports@qiyangtech.com

技术支持电话：0571-87858811-805

官网：[www.qiytech.com(中文）/www.qiyangtech.com(英文）](http://www.qiytech.com(中文）/www.qiyangtech,.com(英文）)

**资料更新与获取**

**1、资料的更新**

产品的相关资料会不断完善更新，当您使用这些内容时，请确保为最新状态。

**2、更新通知**

启扬智能产品资料更新通过微信公众号进行推送通知，敬请关注。



**3、资料获取**

产品购买后，请联系我司商务人员获取。

**4、提供资料**

**软件：出厂镜像、相关内核源码、接口测试源码、交叉编译器**

**硬件：对应底板原理图、PCB源文件（Allegro16.6）**

**文档：硬件说明书、测试手册、用户手册、环境搭建手册、IO引脚对照表、核心板、底板结构尺寸图（dxf）、原厂芯片资料等**

**使用建议**

1）使用开发板之前，请务必首先阅读硬件说明书；

2）使用前请详细核对装箱单，检测资料光盘是否有文件缺失；

3）了解开发板的基本结构和组成，包括硬件资源的分配，核心板与底板的各个引脚定义，以及扩展引脚定义等等；

4）如果需要烧写镜像、开发板功能测试等，还需要阅读用户手册以及测试手册

5）STAMP-RK3506-Kit开发板，接受批量订购。

版本更新记录

|  |  |  |  |  |
| --- | --- | --- | --- | --- |
| **版本号** | **硬件平台** | **时间** | **修订内容** | **修订人** |
| V1.0 | STAMP-RK3506-MB-BETA-V1\_00  STAMP-RK3506-CM-BETA-V1\_00 | 2025-03 | 初版 | Maoh |

**目录**

**[一、系统组成 6](#_Toc187919355)**

**[1.1.芯片概述 6](#_Toc187919356)**

**[1.2.核心板概述 8](#_Toc187919357)**

**[1.3.开发板资源 9](#_Toc187919358)**

**[二、开发板接口功能 10](#_Toc187919359)**

**[2.1.基本接口功能说明 11](#_Toc187919360)**

**[2.2.接口引脚定义 12](#_Toc187919361)**

**[三、尺寸结构图 27](#_Toc187919362)**

**[3.1.核心板尺寸 27](#_Toc187919363)**

**[3.2.开发板尺寸 27](#_Toc187919364)**

**[四、器件连接示意图 28](#_Toc187919365)**

**[五、电气特性 29](#_Toc187919366)**

**[六、附注 29](#_Toc187919367)**

阅读前须知：本手册主要介绍该开发板的硬件接口

# 一、系统组成

## 1.1.芯片概述

RK3506B是一款高性能的三核Cortex-A7应用处理器，专为智能语音交互、音频输入/输出处理、图像输出处理和其他数字多媒体应用而设计。

嵌入式2D硬件引擎和显示输出引擎，用于最大限度的减少CPU开销，以满足图像显示要求。

嵌入式丰富的外围接口，如SAI、PDM、SPDIF、Audio SDM、Audio ADC、USB2 OTG、RMII、CAN等，可以满足不同的应用开发，降低硬件开发的复杂性和开发成本。

RK3568B具有高性能外部存储器接口（DDR2/DDR3/DDR3L），能够维持苛刻的存储器带宽。

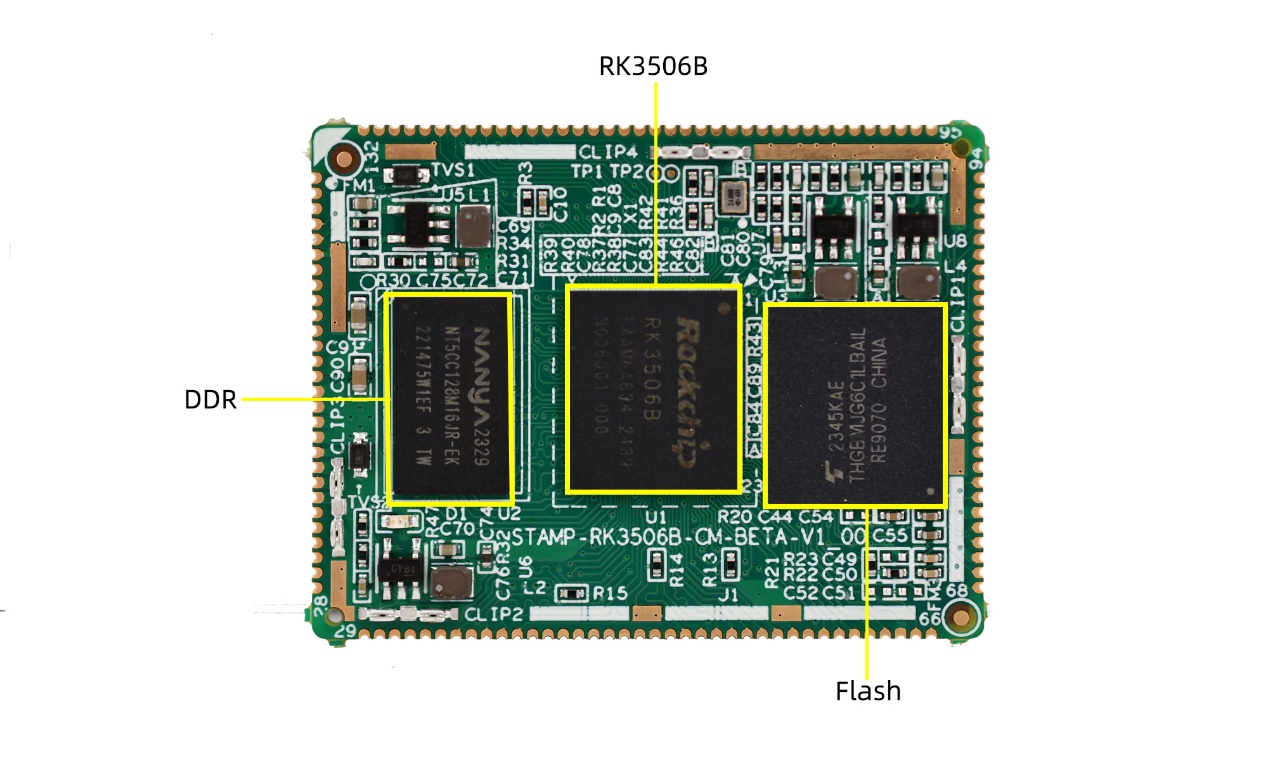
处理器框图如下：

图形用户界面

AI 生成的内容可能不正确。

## 1.2.核心板概述

STAMP-RK3506B-CM核心板采用6层PCB板高精度沉金工艺，高TG板材，具有可靠的电气性能和抗干扰性能；集成CPU、DDR3L、eMMC等；采用邮票口引出多达132个引脚，充分扩展了RK3506B硬件资源，可根据引脚情况复用组合不同接口功能，制作符合需求的底板。



◆板载RockChip RK3506B处理器；

◆板载256MB DDR3L、8GB eMMC（默认配置）；

◆核心板采用6层PCB板高精度沉金工艺；

◆核心板尺寸：44mm\*34mm，适合各种嵌入式场合；

◆核心板采用邮票口引出核心板资源；

◆采用5V供电

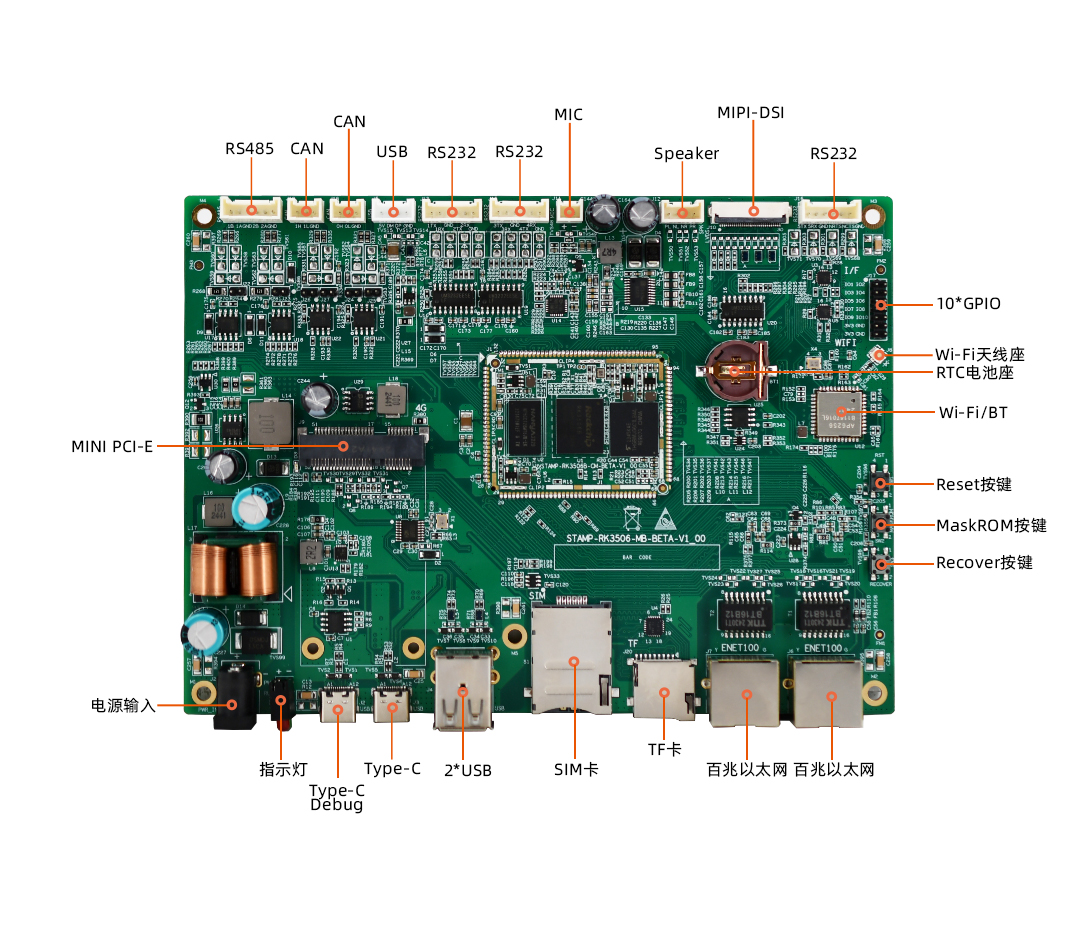
◆支持Linux6.1系统，Buildroot

## 1.3.开发板资源

|  |  |  |
| --- | --- | --- |
| **硬件资源** | CPU | RockChip Rk3506B处理器 |
| 处理器 | Quad ARM® Cortex™-A7内核  Rk3506主频高达1.5GHz |
| RAM | 256MB DDR3L |
| Flash | 8GB eMMC |
| 以太网 | 2路网络芯片采用MII模式完美支持10M/100M以太网 |
| WLAN | 板载AP6256 Wi-Fi模块，支持2.4GHz/5GHz 802.11 a/b/g/n协议 |
| 通讯接口 | 4路RS232串口（三线制串口） |
| 1路RS232串口（五线制串口与wifi复用） |
| 2路RS485接口 |
| 2路CANFD接口 |
| 显示接口 | 1路2通道MIPI\_DSI显示接口，分辨率高达1280x1280@60 |
| 音频接口 | 立体声功放输出 |
| 1路MIC音频输入 |
| USB接口 | 3路USB2.0 HOST接口 2路Type-A 1路PHB2.0 |
| 1路USB Type-c接口(Debug) |
| 扩展接口 | MINI-PCIE接口，外接4G模块，SIM卡接口（USB2.0） |
| 其他接口 | GPIO \* 10（3.3V其中4路与wifi复用） |
| 存储接口 | 1路TF卡 |
| 其他设备 | 复位电路、看门狗电路、实时时钟 |
| 电源输入 | 9V~30V，默认DC\_12V |
| **电气特性** | 板层/尺寸 | 核心板尺寸：44mm\*34mm 6层板高精度沉金工艺 |
| 底板尺寸：125mm\*172mm 4层板高精度沉金工艺 |
| 功耗 | 整板功耗5W（无负载） |
| 工作温度 | 0℃ ~ +70℃ |
| 存储温度 | -10℃ ~ +80℃ |
| 工作湿度 | 5%到95%，非凝结 |
|  | 版本配置 | 默认配置256MB DDR/8GB eMMC（0℃ ~ +70℃） |
| TODO |

# 二、开发板接口功能

* 接口框图



## 2.1.基本接口功能说明

|  |  |
| --- | --- |
| 标号 | 功能 |
| J21 | DC12V电源输入 |
| J19/J18 | CAN接口 |
| J11 | MIC输入接口 |
| J12 | Speaker输出接口 |
| J2 | 调试串口（USB TO SERIAL） |
| J13 | RS232接口（三线制，且与RS485复用） |
| J15 | RS232接口（三线制） |
| J16 | RS232接口（五线制，且与WLAN复用） |
| J14 | RS485接口 |
| J10 | MIPI-DSI（2Lane） 显示接口 |
| BT1 | RTC电池 |
| SW3 | Recovery按键 |
| SW2 | Maskrom按键 |
| SW1 | Reset按键 |
| J7/J6 | 百兆以太网接口 |
| J3 | Type-C接口 |
| J20 | TF卡槽 |
| S1 | SIM卡槽 |
| J5 | USB2.0 PHB HOST |
| J4 | 双层USB2.0 Type-A HOST |
| J17 | GPIO（3.3V） |
| J9 | MIMI-PCIE（USB2.0） |

## 2.2.接口引脚定义

以核心板接口1脚为起始，逆时针顺序

|  |  |  |  |  |  |
| --- | --- | --- | --- | --- | --- |
| 复用GPIO | 信 号 名 | 引 脚 | 引 脚 | 信 号 名 | 复用GPIO |
| GPIO0\_B2\_d | UART1\_TXD | 1 | 2 | UART1\_RXD | GPIO0\_B1\_d |
| GPIO0\_B0\_d | IO\_RS485\_DIR2 | 3 | 4 | GND |  |
|  | CPU\_nPOR | 5 | 6 | GND |  |
| GPIO0\_A7\_d | UART2\_TXD | 7 | 8 | UART2\_RXD | GPIO0\_A6\_d |
| GPIO0\_A5\_d | UART3\_TXD | 9 | 10 | UART3\_RXD | GPIO0\_A4\_d |
| GPIO0\_A3\_d | UART4\_TXD | 11 | 12 | UART4\_RXD | GPIO0\_A0\_u |
| GPIO0\_A2\_u | IO\_EXT\_PWREN | 13 | 14 | IO\_ENET1\_nRST | GPIO0\_A1\_d |
|  | VCC\_SYS\_5V0 | 15 | 16 | VCC\_SYS\_5V0 |  |
|  | VCC\_SYS\_5V0 | 17 | 18 | VCC\_SYS\_5V0 |  |
|  | GND | 19 | 20 | GND |  |
|  | GND | 21 | 22 | GND |  |
|  | VCC\_SYS\_1V8 | 23 | 24 | VCC\_SYS\_1V8 |  |
|  | VCC\_SYS\_3V3 | 25 | 26 | VCC\_SYS\_3V3 |  |
|  | GND | 27 | 28 | GND |  |
| GPIO3\_B5\_d | ENET2\_MDIO | 29 | 30 | ENET2\_MDC | GPIO3\_B4\_d |
|  | GND | 31 | 32 | ENET2\_TXEN | GPIO3\_B3\_d |
| GPIO3\_B2\_d | ENET2\_TXD1 | 33 | 34 | ENET2\_TXD0 | GPIO3\_B1\_d |
| GPIO3\_B0\_d | ENET2\_CLK | 35 | 36 | ENET2\_RXDV | GPIO3\_B6\_d |
| GPIO3\_A7\_d | ENET2\_RXD1 | 37 | 38 | ENET2\_RXD0 | GPIO3\_A6\_d |
|  | GND | 39 | 40 | ENET1\_MDIO | GPIO2\_B7\_d |
| GPIO2\_B6\_d | ENET1\_MDC | 41 | 42 | GND |  |
| GPIO2\_B5\_d | ENET1\_TXEN | 43 | 44 | ENET1\_TXD1 | GPIO2\_B4\_d |
| GPIO2\_B3\_d | ENET1\_TXD0 | 45 | 46 | ENET1\_CLK | GPIO2\_B2\_d |
| GPIO2\_C0\_d | ENET1\_RXDV | 47 | 48 | ENET1\_RXD1 | GPIO2\_B1\_d |
| GPIO2\_B0\_d | ENET1\_RXD0 | 49 | 50 | GND |  |
| GPIO3\_A0\_d | SDIO\_CLK | 51 | 52 | SDIO\_D0 | GPIO3\_A2\_d |
| GPIO3\_A3\_d | SDIO\_D1 | 53 | 54 | SDIO\_CMD | GPIO3\_A1\_d |
| GPIO3\_A5\_d | SDIO\_D3 | 55 | 56 | SDIO\_D2 | GPIO3\_A4\_d |
|  | GND | 57 | 58 | IO\_REV5 | GPIO2\_A1\_d |
| GPIO2\_A5\_u | IO\_REV6 | 59 | 60 | IO\_REV7 | GPIO2\_A2\_u |
| GPIO2\_A4\_u | IO\_REV8 | 61 | 62 | IO\_REV9 | GPIO2\_A3\_u |
| GPIO2\_A0\_u | IO\_REV10 | 63 | 64 | GND |  |
| IO\_SDMMC\_CD | IO\_SDMMC\_CD | 65 | 66 | IO\_ENET2\_nRST | IO\_ENET2\_nRST |
| SARADC\_IN1 | SARADC\_IN1 | 67 | 68 | SARADC\_IN0 | SARADC\_IN0 |
|  | GND | 69 | 70 | ACODEC\_ADC\_INN |  |
|  | ACODEC\_ADC\_INP | 71 | 72 | GND |  |
|  | USB0\_OTG\_VDET | 73 | 74 | USB0\_OTG\_ID |  |
|  | USB0\_OTG\_DM | 75 | 76 | USB0\_OTG\_DP |  |
|  | GND | 77 | 78 | USB1\_OTG\_DM |  |
|  | USB1\_OTG\_DP | 79 | 80 | GND |  |
| GPO4\_A4\_z | MIPI\_DSI\_CLKN | 81 | 82 | MIPI\_DSI\_CLKP | GPO4\_A5\_z |
|  | GND | 83 | 84 | MIPI\_DSI\_D1N | GPO4\_A2\_z |
| GPO4\_A3\_z | MIPI\_DSI\_D1P | 85 | 86 | MIPI\_DSI\_D0N | GPO4\_A0\_z |
| GPO4\_A1\_z | MIPI\_DSI\_D0P | 87 | 88 | GND |  |
| GPIO1\_A0\_d | IO\_USB0\_PWREN | 89 | 90 | IO\_USBHUB\_nRST | GPIO1\_A1\_d |
| GPIO1\_A2\_d | IO\_4G\_nRST | 91 | 92 | IO\_4G\_nDIS | GPIO1\_A3\_d |
| GPIO1\_A4\_d | IO\_4G\_PWREN | 93 | 94 | IO\_LCD\_nRST | GPIO1\_A5\_d |
| GPIO1\_A6\_d | IO\_LCD\_TP\_nRST | 95 | 96 | IO\_LCD\_TP\_nINT | GPIO1\_A7\_d |
| GPIO1\_B0\_d | IO\_LCD\_BL\_PWREN | 97 | 98 | IO\_WDT\_FEED | GPIO1\_B4\_d |
| GPIO1\_B5\_d | IO\_WDT\_EN | 99 | 100 | IO\_CAN\_STBY | GPIO1\_B6\_d |
| GPIO1\_B7\_d | IO\_SPK\_nSD | 101 | 102 | IO\_SPK\_PWREN | GPIO1\_C0\_d |
| GPIO1\_B3\_d | SAI2\_LRCK | 103 | 104 | SAI2\_SCLK | GPIO1\_B2\_d |
| GPIO1\_C1\_d | SAI2\_MCLK | 105 | 106 | SAI2\_SDI | GPIO1\_C2\_d |
| GPIO1\_C3\_d | SAI2\_SDO | 107 | 108 | IO\_CH\_SEL | GPIO1\_C4\_d |
| GPIO1\_C5\_d | IO\_REV4 | 109 | 110 | IO\_REV3 | GPIO1\_C6\_d |
| GPIO1\_C7\_d | IO\_REV2 | 111 | 112 | IO\_REV1 | GPIO1\_D0\_d |
| GPIO1\_D1\_d | UART5\_nRTS | 113 | 114 | UART5\_nCTS | GPIO1\_B1\_d |
| GPIO1\_D2\_d | UART5\_TXD | 115 | 116 | UART5\_RXD | GPIO1\_D3\_d |
|  | GND | 117 | 118 | IO\_RUN\_LED | GPIO0\_D0\_d |
|  | GND | 119 | 120 | UART0\_RXD | UART0\_RXD |
| UART0\_TXD | UART0\_TXD | 121 | 122 | GND |  |
| GPIO0\_C4\_d | ENET2\_CLK\_25M | 123 | 124 | ENET1\_CLK\_25M | GPIO0\_C3\_d |
| GPIO0\_C2\_d | LCD\_PWM\_OUT | 125 | 126 | I2C2\_SCL | GPIO0\_C1\_d |
| GPIO0\_C0\_d | I2C2\_SDA | 127 | 128 | CAN1\_TXD | GPIO0\_B7\_d |
| GPIO0\_B6\_d | CAN1\_RXD | 129 | 130 | CAN0\_TXD | GPIO0\_B5\_d |
| GPIO0\_B4\_d | CAN0\_RXD | 131 | 132 | IO\_RS485\_DIR1 | GPIO0\_B3\_d |

J11：MIC输入接口

|  |  |
| --- | --- |
| 引 脚 | 信 号 名 |
| 1 | AUD\_MIC+ |
| 2 | AUD\_MIC- |

J12：Speak输出接口（功放输出）

|  |  |
| --- | --- |
| 引 脚 | 信 号 名 |
| 1 | SPK\_OUTL\_P |
| 2 | SPK\_OUTL\_N |
| 3 | SPK\_OUTR\_N |
| 4 | SPK\_OUTR\_P |

J13：RS232接口

|  |  |
| --- | --- |
| 引 脚 | 信 号 名 |
| 1 | COM1\_TXD |
| 2 | COM1\_RXD |
| 3 | GND |
| 4 | COM2\_TXD |
| 5 | COM2\_RXD |
| 6 | GND |

J15: RS232接口

|  |  |
| --- | --- |
| 引 脚 | 信 号 名 |
| 1 | COM3\_TXD |
| 2 | COM3\_RXD |
| 3 | GND |
| 4 | COM4\_TXD |
| 5 | COM4\_RXD |
| 6 | GND |

J16: RS232接口

|  |  |
| --- | --- |
| 引 脚 | 信 号 名 |
| 1 | COM5\_TXD |
| 2 | COM5\_RXD |
| 3 | GND |
| 4 | COM5\_nRTS |
| 5 | COM5\_ nCTS |
| 6 | GND |

J14：RS485接口

|  |  |
| --- | --- |
| 引 脚 | 信 号 名 |
| 1 | RS485\_1B |
| 2 | RS485\_1A |
| 3 | GND |
| 4 | RS485\_2B |
| 5 | RS485\_2A |
| 6 | GND |

J19/J18：CAN接口

|  |  |
| --- | --- |
| 引 脚 | 信 号 名 |
| 1 | CANH |
| 2 | CANL |
| 3 | GND |

J10：MIPI-DSI显示接口

|  |  |  |  |
| --- | --- | --- | --- |
| 信 号 名 | 引 脚 | 引 脚 | 信 号 名 |
| VCC\_EXT\_5V0 | 1 | 2 | VCC\_EXT\_5V0 |
| VCC\_EXT\_5V0 | 3 | 4 | VCC\_EXT\_5V0 |
| GND | 5 | 6 | GND |
| IO\_LCD\_TP\_nINT | 7 | 8 | IO\_LCD\_TP\_nRST |
| I2C2\_SDA | 9 | 10 | I2C2\_SCL |
| GND | 11 | 12 | IO\_LCD\_BL\_PWREN |
| LCD\_PWM\_OUT | 13 | 14 | IO\_LCD\_nRST |
| GND | 15 | 16 | MIPI\_DSI\_D0\_N |
| MIPI\_DSI\_D0\_P | 17 | 18 | GND |
| MIPI\_DSI\_D1\_N | 19 | 20 | MIPI\_DSI\_D1\_P |
| GND | 21 | 22 | MIPI\_DSI\_CLK\_N |
| LCD\_DSI\_CLKP | 23 | 24 | GND |
|  | 25 | 26 |  |
| GND | 27 | 28 |  |
|  | 29 | 30 | GND |

J5：USB2.0 PHB HOST

|  |  |
| --- | --- |
| 引 脚 | 信 号 名 |
| 1 | VCC\_USB3\_5V0 |
| 2 | USB2\_HOST1\_DM\_CON |
| 3 | USB2\_HOST1\_DP\_CON |
| 4 | GND |

S1：SIM卡槽

|  |  |
| --- | --- |
| 引 脚 | 信 号 名 |
| 1 | VCC\_USIM |
| 2 | USIM\_nRST |
| 3 | SIM\_CLK |
| 4 | GND |
| 5 | NC |
| 6 | SIM\_DATA |

J17：GPIO

|  |  |  |  |
| --- | --- | --- | --- |
| 信 号 名 | 引 脚 | 引 脚 | 信 号 名 |
| I/F\_REV\_IO1 | 1 | 2 | I/F\_REV\_IO2 |
| I/F\_REV\_IO3 | 3 | 4 | I/F\_REV\_IO4 |
| I/F\_REV\_IO5 | 5 | 6 | I/F\_REV\_IO6 |
| I/F\_REV\_IO7 | 7 | 8 | I/F\_REV\_IO8 |
| I/F\_REV\_IO9 | 9 | 10 | I/F\_REV\_IO10 |
| VCC\_EXT\_3V3 | 11 | 12 | GND |
| VCC\_EXT\_3V3 | 13 | 14 | GND |

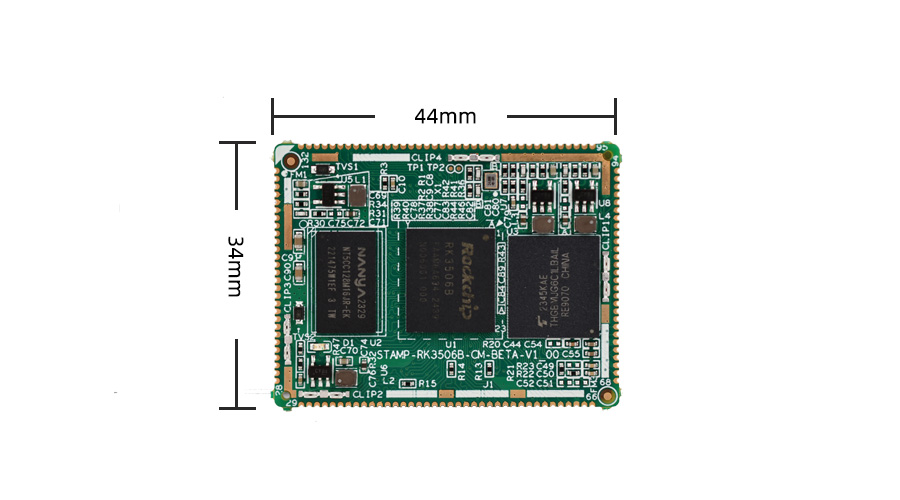
J9：MINI-PCIE插座

|  |  |  |  |
| --- | --- | --- | --- |
| 信 号 名 | 引 脚 | 引 脚 | 信 号 名 |
| NC | 1 | 2 | VCC\_4G\_3V3 |
| NC | 3 | 4 | GND |
| NC | 5 | 6 | NC |
| NC | 7 | 8 | 4G\_UIM\_PWR |
| GND | 9 | 10 | 4G\_UIM\_DATA |
| NC | 11 | 12 | 4G\_UIM\_CLK |
| NC | 13 | 14 | 4G\_UIM\_nRST |
| GND | 15 | 16 | NC |
| NC | 17 | 18 | GND |
| NC | 19 | 20 | 4G\_nDISEN |
| GND | 21 | 22 | 4G\_nRST |
| NC | 23 | 24 | VCC\_4G\_3V3 |
| NC | 25 | 26 | GND |
| GND | 27 | 28 | NC |
| GND | 29 | 30 | NC |
| NC | 31 | 32 | NC |
| NC | 33 | 34 | GND |
| GND | 35 | 36 | 4G\_USB\_D\_N |
| GND | 37 | 38 | 4G\_USB\_D\_P |
| VCC\_4G\_3V3 | 39 | 40 | GND |
| VCC\_4G\_3V3 | 41 | 42 | 4G\_STATE |
| GND | 43 | 44 | NC |
| NC | 45 | 46 | NC |
| NC | 47 | 48 | NC |
| NC | 49 | 50 | GND |
| NC | 51 | 52 | VCC\_4G\_3V3 |

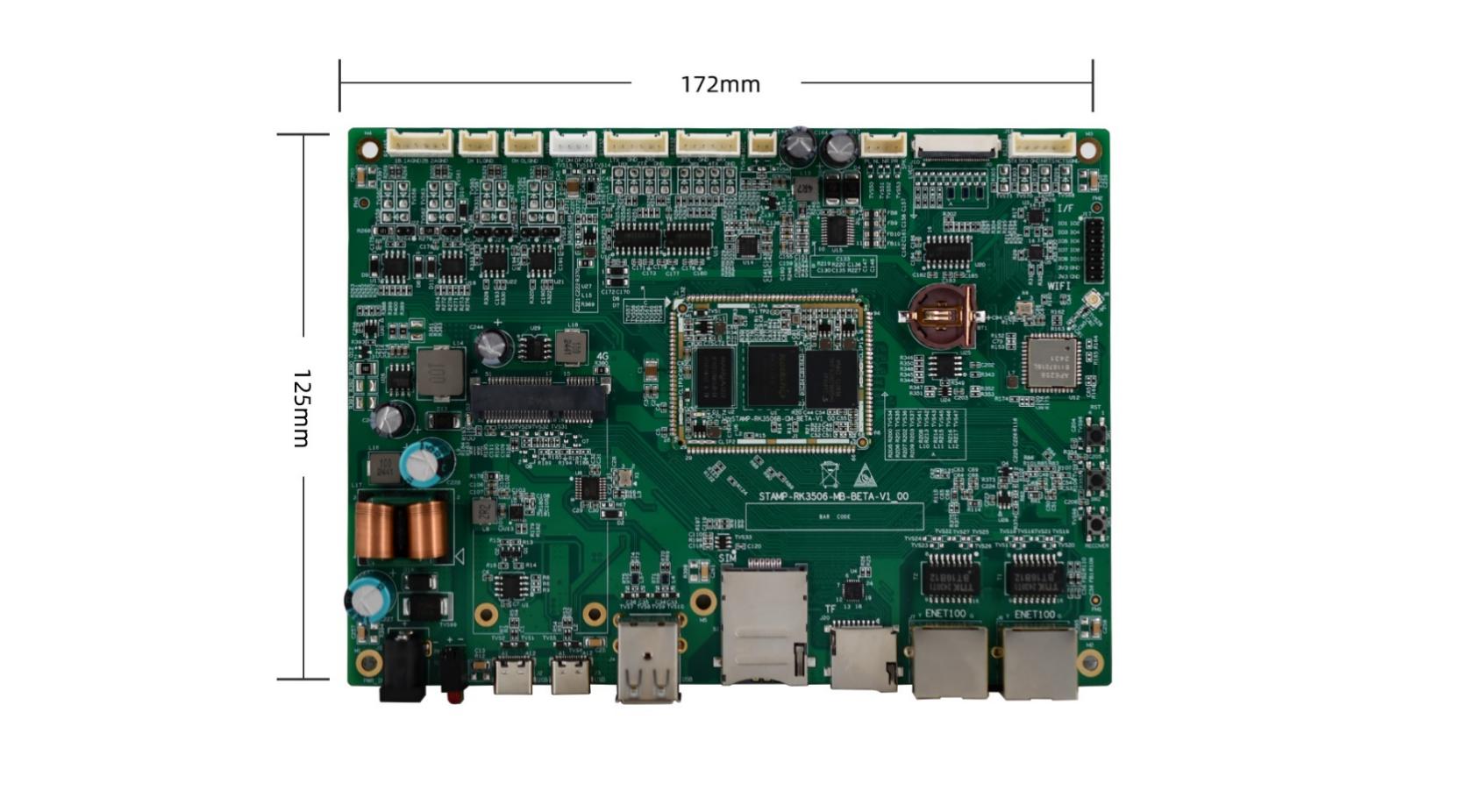
# 三、尺寸结构图

单位：mm，如需接插件尺寸，请发邮件：[supports@qiyangtech.com](mailto:supports@qiyangtech.com)

## 3.1.核心板尺寸



## 3.2.开发板尺寸



# 四、器件连接示意图

注意核心板方向：（参考下图）

NULL

# 五、电气特性

|  |  |
| --- | --- |
| 项目 | 参数 |
| 工作温度 | 0℃ ~ +60℃ |
| 存储温度 | 0℃ ~ +70℃ |
| 工作湿度 | 5%到95%，非凝结 |
| 核心板尺寸 | 44mm\*34mm，6层板高精度沉金工艺 |
| 底板尺寸 | 172mm\*125mm，4层板高精度沉金工艺 |
| 整板功耗 | <5W（无负载） |
| 电源供电 | DC12V/2.5A |

# 六、附注

1、在连接LCD前，请先确认您的LCD 模块电源规格；

2、请使用公司原配的接插件, 以免误接造成主板的伤害；

3、我公司承诺，对本公司产品提供E-mail，电话等通讯技术支持服务，终身维修服务；

4、我公司承诺，对本公司产品提供自出售之日起6个月内免费维修服务，若用户在使用本公司产品期间，由于产品的质量问题而出现故障，可在保修期内凭购买单据与销售商或我公司联系，我公司负责为您维修产品或更换新机。

5、为下列情况之一的产品，不实行免费保修：

● 超过保修服务期；

● 无有效购买单据；

● 进液、受潮或发霉；

● 由于购买后跌落、强烈震动或擅自改动、误操作等非产品质量原因引起的故障和损坏；

● 因为不可抗力造成损坏。

6、我公司保留所有STAMP-RK3506-Kit产品中自主开发的相关软、硬件技术资料的知识产权；用户仅能将它们作为教学、实验、科研使用，不得从事任何商业用途，也不能将它们在网络上散发，或者通过截取、修改等方式来篡改它们的著作权。

7、本产品接受客户批量订购，公司将提供全方面的技术支持和服务。

**浙江启扬智能科技有限公司**

**电话：0571-87858811 / 87858822**

**传真：0571-89935912**

**技术支持：0571-87858811转805**

**E-MAIL：supports@qiyangtech.com**

**网址： <http://www.qiytech.com>**

**地址：杭州市西湖区西湖科技园西园八路6号A幢3楼**

**邮编：310030**