



IAC-RV1126B-Kit 嵌入式开发板 硬件说明书

版本号: V1.0
2025 年 12 月

浙江启扬智能科技有限公司版权所有
QIYANG TECHNOLOGY Co., Ltd
Copyright Reserved

公司简介

浙江启扬智能科技有限公司 2007 年成立于杭州，是一家专注于 ARM 嵌入式产品研发、生产与销售的国家高新技术企业。10 余年的积累与沉淀，成功构建了产品从开发到量产的服务链。

作为公司的核心，启扬研发团队由 30 余位嵌入式工程师组成，致力于为用户提供简单易用的嵌入式硬件、软件工具以及定制化的产品解决方案。已广泛应用于工控、物联网、新零售、医疗、电力、环境监测、充电桩等领域。

设立于诸暨的生产基地为启扬提供了强有力的保障，占地面积 5000 平米，拥有 2 条 SMT 产线，通过并严格遵循 ISO9001 质量管理体系认证指导生产。依托雄厚的生产实力，年产能可达 100 万套，保证用户交期，解决后顾之忧。

启扬拥有完善的销售市场网络，专业的销售和售后团队为用户提供全方位的技术支持与服务。业务已遍及 120 多个国家和地区，成功帮助 2000 多家用户将产品快速高效地推向市场。

研发、产能、市场的结合与延伸，为启扬智能成为专业化、全球化的嵌入式软硬件供应商奠定了坚实的基础。

我们为您提供：

- **多平台软/硬件产品**

NXP、Rockchip、MTK、Renesas、TI、Atmel、Cirrus Logic 等多平台 ARM 开发板/核心板/工控板和周边硬件产品以及支持用户快速二次开发的配套工具与软件资源。

- **定制服务**

充分发挥在 ARM 平台及 Linux、Android、Ubuntu、Debian 操作系统上的技术累积，为用户提供量身定制嵌入式产品服务（OEM/ODM）。

感谢您使用启扬智能的产品，我们会尽最大努力为您提供技术协助！祝愿您工作顺利！

技术支持

如果您对文档有疑问,可在办公时间(周一至周五 8:30-12:00, 13:30-17:30),通过以下方式联系我们:

技术邮箱: supports@qiyangtech.com

技术支持电话: 0571-87858811-805

官网: [www.qiytech.com\(中文\)](http://www.qiytech.com(中文)) / [www.qiyangtech.com\(英文\)](http://www.qiyangtech.com(英文))

资料更新与获取

1、资料的更新

产品的相关资料会不断完善更新,当您使用这些内容时,请确保为最新状态。

2、更新通知

启扬智能产品资料更新通过微信公众号进行推送通知,敬请关注。



3、资料获取

产品购买后,请联系我司商务人员获取。

4、提供资料

软件: 出厂镜像、相关内核源码、接口测试源码、交叉编译器

硬件: 对应底板原理图、PCB 源文件 (Allegro16.6)

文档: 硬件说明书、测试手册、用户手册、环境搭建手册、IO 引脚对照表、核心板、底板结构尺寸图 (dxf)、原厂芯片资料等

使用建议

- 1) 使用开发板之前,请务必首先阅读硬件说明书;
- 2) 使用前请详细核对装箱单,检测资料光盘是否有文件缺失;
- 3) 了解开发板的基本结构和组成,包括硬件资源的分配,核心板与底板的各个引脚定义,以及扩展引脚定义等等;
- 4) 如果需要烧写镜像、开发板功能测试等,还需要阅读用户手册以及测试手册
- 5) IAC-RV1126B-Kit 开发板,接受批量订购。

版本更新记录

版本号	硬件平台	时间	修订内容	修订人
V1.0	SCH-IAC-RV1126B-MB-V 1_00 SCH-IAC-RV1126B-CM-V 1_00	2025-12	初版	Maoh

目录

一、系统组成.....	6
1.1.芯片概述.....	6
1.2.核心板概述.....	8
1.3.开发板资源.....	9
二、开发板接口功能.....	10
2.1.基本接口功能说明.....	10
2.2.接口引脚定义.....	11
三、尺寸结构图.....	21
3.1.核心板尺寸.....	21
3.2.开发板尺寸.....	21
3.3 接插件尺寸.....	22
四、电气特性.....	24
五、附注.....	24

阅读前须知：本手册主要介绍该开发板的硬件接口

一、系统组成

1.1.芯片概述

RV1126B 是一款面向机器视觉应用的高性能视觉处理器片上系统，尤其适用于人工智能相关应用场景。该芯片基于四核 ARM Cortex-A53 64 位处理器内核打造，内核集成 NEON 多媒体处理单元与浮点运算单元（FPU）；每个核心均配备 32KB 指令缓存（I-cache）和 32KB 数据缓存（D-cache），并搭载 512KB 共享二级缓存（L2 cache）。芯片内置的神经网络处理单元（NPU）支持整数 8 位/整数 16 位混合运算，算力最高可达 3.0 万亿次/秒（3.0TOPs）；同时具备出色的兼容性，可轻松转换基于 TensorFlow、MXNet、PyTorch、Caffe 等主流框架开发的网络模型。

RV1126B 搭载新一代纯硬件架构的图像信号处理器（ISP）及后处理单元，最高支持 1200 万像素采集；内置多种算法加速器，包括高动态范围成像（HDR）、自动曝光/自动白平衡/自动对焦（3A）、镜头阴影校正（LSC）、三维降噪（3DNR）、二维降噪（2DNR）、图像锐化、去雾、鱼眼畸变校正、伽马校正、特征点检测等。芯片还新增最高 800 万像素的人工智能图像信号处理器（AI-ISP），作为传统 ISP 的补充方案，可提供更优异的空间降噪性能，实现更出色的图像增强效果。配合两路 MIPI 摄像头串行接口（CSI，也可支持低压差分信号 LVDS / 次低压差分信号 SubLVDS）和一路数字视频并行接口（DVP，兼容 BT.601/BT.656/BT.1120 协议），用户可搭建支持四路摄像头传感器同时输入视频数据的系统。

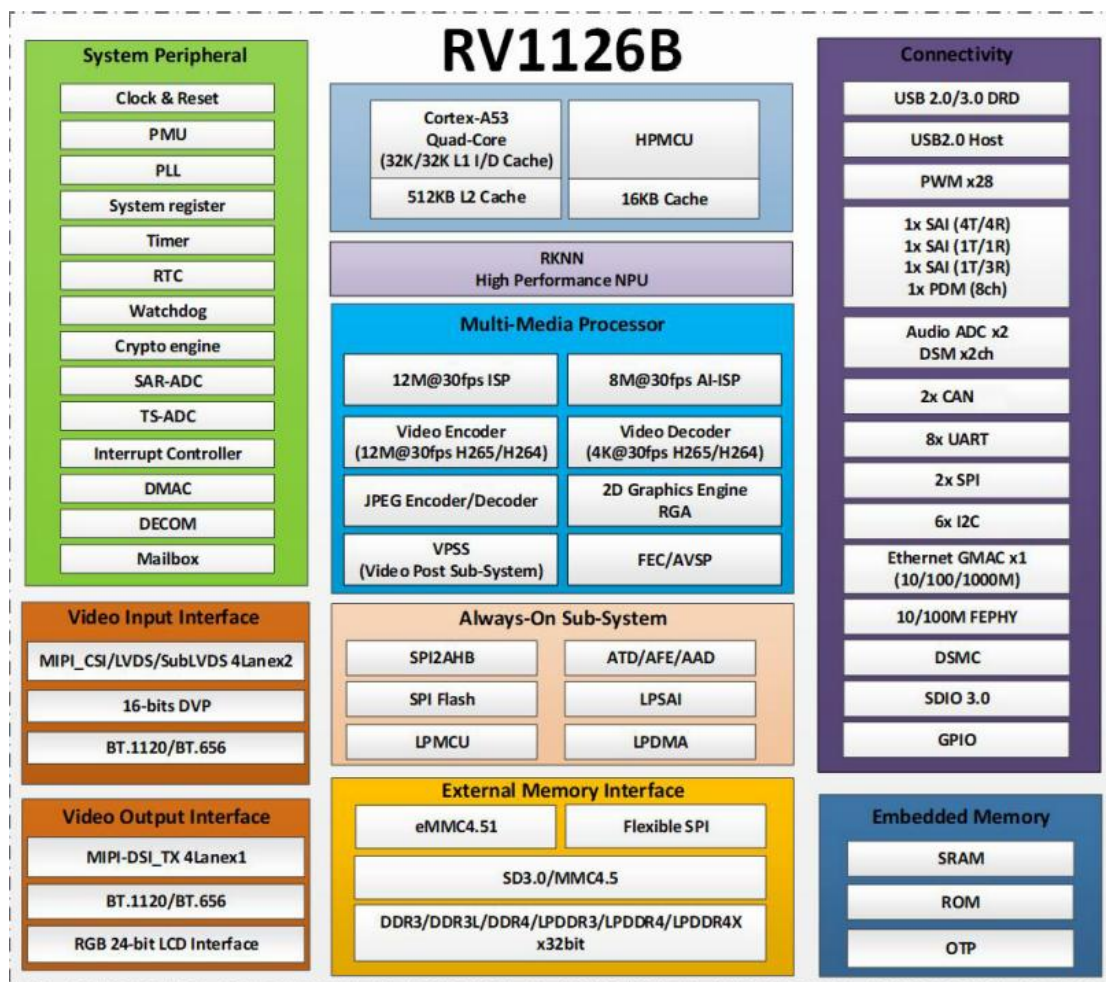
RV1126B 内置的视频编码器支持 H.265 和 H.264 视频编码格式，同时支持多码流编码功能。借助该功能，可对摄像头采集的视频进行高分辨率编码并本地存储，同时将低分辨率的视频码流推送到云端存储，实现本地与云端的视频数据同步传输。芯片内置的 H.264/H.265 视频解码器，对两种编码格式均支持 4K 分辨率、30 帧/秒的解码能力。

除上述高性能多媒体处理模块外，RV1126B 还集成了丰富的音频、存储及各类外设接口，包括集成电路总线（I2C）、串行外设接口（SPI）、脉冲宽度调制（PWM）等；用户可通过这些接口为系统扩展更多传感器或其他外设，大幅提升系统的灵活性与可扩展性。

RV1126B 支持高性能外置动态随机存取存储器（DRAM），兼容 DDR3/DDR3L/DDR4/LPDDR3/LPDDR4/LPDDR4X 等多种规格，可满足高要求的内存带宽需求。

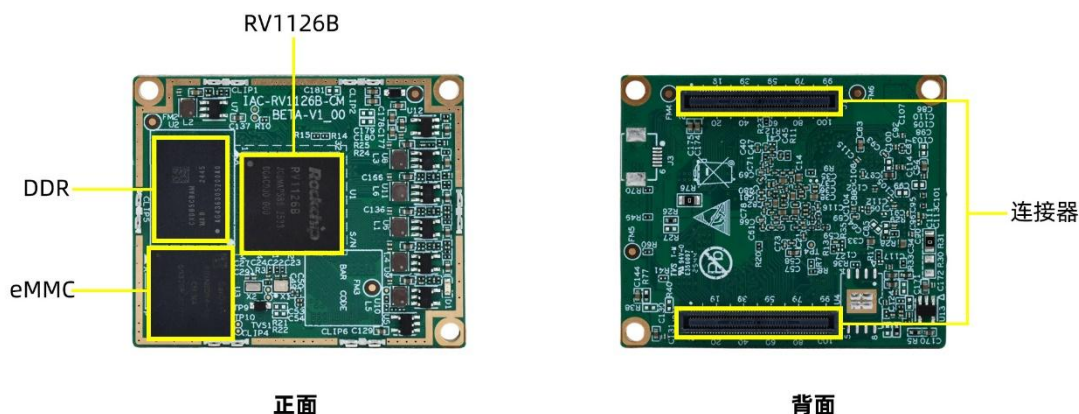
此外，芯片还集成了实时时钟（RTC）、上电复位模块（POR）、简化介质独立接口（RMII）以太网物理层（PHY）及音频编解码器（Audio Codec）等功能模块。

处理器框图如下:



1.2.核心板概述

IAC-RV1126B-CM 核心板采用 8 层 PCB 板高精度沉金工艺，高 TG 板材，具有可靠的电气性能和抗干扰性能；集成 CPU、LPDDR4、eMMC 等；采用板对板引出多达 200 个引脚，充分扩展了 RV1126B 硬件资源，可根据引脚情况复用组合不同接口功能，制作符合需求的底板。



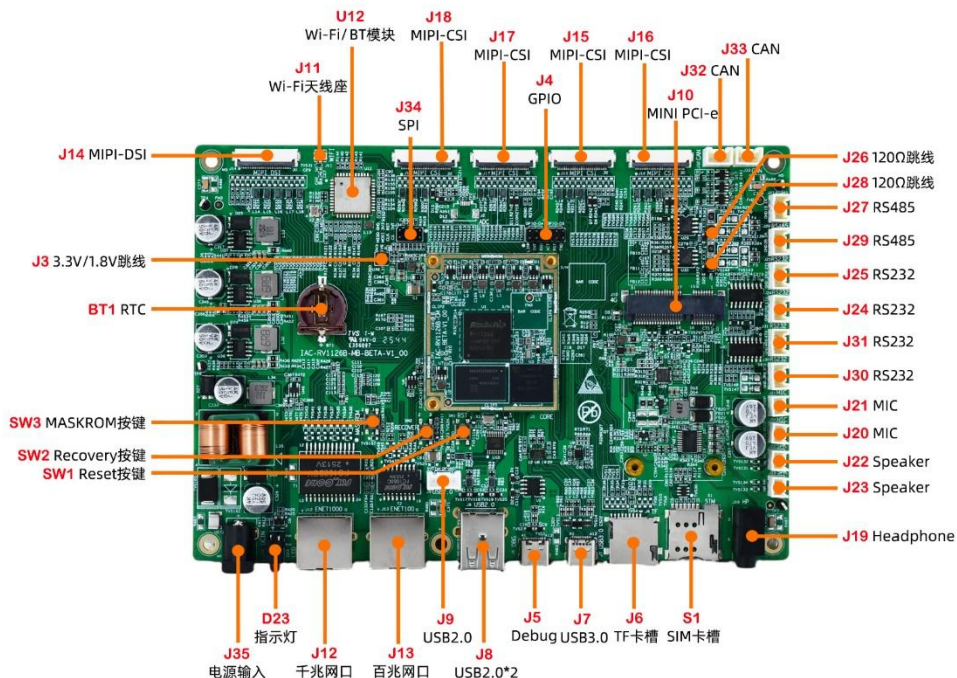
- ◆板载 RockChip RV1126B 处理器；
- ◆板载 4GB LPDDR4、16GB eMMC（默认配置）；
- ◆核心板采用 8 层 PCB 板高精度沉金工艺；
- ◆核心板尺寸：40mm*47mm，适合各种嵌入式场合；
- ◆核心板采用板对板接插件引出核心板资源；
- ◆采用 3.3V 供电；
- ◆支持 Linux6.1 系统，busybox；

1.3.开发板资源

硬件资源	CPU	RockChip RV1126B 处理器
	处理器	Quad ARM® Cortex™-A53 RV1126B 主频高达 1.5GHz
	RAM	4GB LPDDR4，可扩展至 8GB
	Flash	16GB，可扩展 32GB、64GB
	NPU	3 TOPS
	以太网	2 路网络芯片其中一路集成百兆 MAC+PHY，另外一路为 RGMII (二选一，只有一路 MAC)
	WLAN	板载 AP6256 Wi-Fi 模块，支持 2.4GHz/5GHz 802.11 a/b/g/n 协议
	通讯接口	4 路 RS232 串口（三线制串口，其中两路与 RS485 复用）
		2 路 RS485 接口（三线制串口，与 RS232 复用）
		2 路 CAN 接口
	显示接口	1 路 4 通道 MIPI_DSI 显示接口，分辨率高达 1080P@60fps
	音频接口	1 路立体声平衡功放输出
		2 路 MIC 音频输入
		1 路 3.5mm 立体声输出
	USB 接口	3 路 USB2.0 HOST 接口 2 路 Type-A 1 路 PHB2.0
		1 路 USB Type-c 接口(Debug)
		1 路 USB3.0 Type-C OTG
	摄像头接口	4 路 MIPI-CSI 2Lane 接口，单个最大支持 1080P@30fps
	扩展接口	MINI-PCIE 接口（USB2.0），外接 4G 模块，SIM 卡接口
	其他接口	SPI * 1
	存储接口	1 路 TF 卡
	其他设备	复位看门狗电路、实时时钟
	电源输入	9V~36V，默认 DC_12V
电气特性	板层/尺寸	核心板尺寸：40mm*47mm 8 层板高精度沉金工艺
		底板尺寸：125mm*180mm 4 层板高精度沉金工艺
	功耗	整板功耗 1.3W 左右（无负载）
	工作温度	-20℃ ~ +80℃
	存储温度	-20℃ ~ +90℃
	工作湿度	5%到 95%，非凝结
	版本配置	默认配置 4GB DDR/16GB eMMC（-20℃ ~ +80℃）
		可选配置 8GB DDR/32GB eMMC（-20℃ ~ +80℃） 同时也可选用温宽-40℃~+85℃工业级

二、开发板接口功能

➤ 接口框图



2.1.基本接口功能说明

标号	功能
J35	DC12V 电源输入
J12	千兆以太网
J13	百兆以太网
J9/J8	USB2.0
J5	USB Debug
J7	USB3.0 OTG
J6	TF Card
S1	SIM Card
J19	HeadPhone
J22/J23	Speaker

J20/J21	MIC
J30/J31/J24/J25	RS232
J27/J29	RS485
J26/J28	120Ω跳线
J33/J32	CAN
J10	MINI PCIE(USB2.0)
J16/J15/J17/J18	MIPI-CSI
J4	GPIO
J34	SPI
J14	MIPI-DSI
J3	3.3V/1.8V 跳线

2.2.接口引脚定义

► J1A

复用 GPIO	信号名	引脚	引脚	信号名	复用 GPIO
	VCC_SYS_3V3	1	2	VCC_SYS_3V3	
	VCC_SYS_3V3	3	4	VCC_SYS_3V3	
	VCC_SYS_3V3	5	6	VCC_SYS_3V3	
	VCC_SYS_3V3	7	8	VCC_AUD_1V8	
	GND	9	10	GND	
	GND	11	12	GND	
	GND	13	14	GND	
	VCC_IO_SD0	15	16	VCC_IO_1V8	
	VCC_IO_SD1	17	18	VCC_IO_3V3	
	CM_PWR_CTRL	19	20	VCC_IO_3V3	
GPIO5_A7_D	I2C5_SDA	21	22	IO_EXT_PWREN	GPIO5_D3_D
GPIO5_A1_D	I2C5_SCL	23	24	IO_4G_PWREN	GPIO5_D2_D

GPIO5_B3_D	IO_LCD_TP_nINT	25	26	IO_4G_nRST	GPIO5_D1_D
GPIO5_B4_D	IO_LCD_TP_nRST	27	28	IO_4G_nDIS	GPIO5_D0_D
GPIO5_D6_U	CAN1_RXD	29	30	SPI0_MISO	GPIO5_A5_D
GPIO5_D7_U	CAN1_TXD	31	32	SPI0_MOSI	GPIO5_A4_D
GPIO5_D4_U	GPIO5_D4_U	33	34	SPI0_CLK	GPIO5_A6_D
GPIO5_D5_U	GPIO5_D5_U	35	36	SPI0_nCS	GPIO5_A3_D
GPIO5_B6_D	GMAC_MDC	37	38	IO_CAN_STBY	GPIO5_A2_D
GPIO5_B5_D	GMAC_MDIO	39	40	IO_ENET1_nRST	GPIO5_C1_D
GPIO5_B7_D	GMAC_TXD0	41	42	GMAC_RXD0	GPIO5_B1_D
GPIO5_C0_D	GMAC_TXD1	43	44	GMAC_RXD1	GPIO5_B2_D
GPIO5_C5_D	GMAC_TXD2	45	46	GMAC_RXD2	GPIO5_C3_D
GPIO5_A0_D	GMAC_TXD3	47	48	GMAC_RXD3	GPIO5_C4_D
GPIO5_C2_D	GMAC_TXCTL	49	50	GMAC_RXCTL	GPIO5_B0_D
GPIO5_C6_D	GMAC_TXCLK	51	52	GMAC_RXCLK	GPIO5_C7_D
	GND	53	54	GND	
	MIPI_TX_D3P	55	56	SDMMC1_CLK	GPIO3_A0_D
	MIPI_TX_D3N	57	58	SDMMC1_D1	GPIO3_A3_D
	MIPI_TX_D2P	59	60	SDMMC1_D0	GPIO3_A2_D
	MIPI_TX_D2N	61	62	SDMMC1_CMD	GPIO3_A1_D
	MIPI_TX_CLKP	63	64	SDMMC1_D3	GPIO3_A5_D
	MIPI_TX_CLKN	65	66	SDMMC1_D2	GPIO3_A4_D
	MIPI_TX_D1P	67	68	GND	
	MIPI_TX_D1N	69	70	UART2_RXD	GPIO3_B0_D
	MIPI_TX_D0P	71	72	UART2_TXD	GPIO3_B1_D
	MIPI_TX_D0N	73	74	UART2_nCTS	GPIO3_A7_D
	GND	75	76	UART2_nRTS	GPIO3_A6_D
	FEPHY_TXP	77	78	IO_BT_nRST	GPIO3_B5_D

	FEPHY_TXN	79	80	IO_BT_nINT	GPIO3_B2_D
	FEPHY_RXP	81	82	IO_WIFI_nRST	GPIO3_B4_D
	FEPHY_RXN	83	84	IO_WIFI_nINT	GPIO3_B3_D
	GND	85	86	IO_WL_PWREN	GPIO3_B6_D
GPIO0_C2_U	I2C0_SCL	87	88	IO_RUN_LED	GPIO3_B7_D
GPIO0_C3_U	I2C0_SDA	89	90	GND	
GPIO0_D0_D	I2C2_SCL	91	92	SARADC0_IN7	
GPIO0_D1_D	I2C2_SDA	93	94	SARADC0_IN0	
GPIO0_C0_D	IO_LCD_BL_EN	95	96	GND	
GPIO0_C1_D	IO_LCD_nRST	97	98	UART0_RXD_DBG	
GPIO0_C7_D	PWM0_OUT	99	100	UART0_TXD_DBG	

► J1B

复用 GPIO	信号名	引脚	引脚	信号名	复用 GPIO
GPIO6_C2_D	UART3_TXD	1	2	UART7_TXD	GPIO6_B4_D
GPIO6_C3_D	UART3_RXD	3	4	UART7_RXD	GPIO6_B5_D
GPIO6_C0_D	UART3_nRTS	5	6	UART7_nRTS	GPIO6_B6_D
GPIO6_C1_D	IO_CAM3_PWREN	7	8	IO_CAM1_PWREN	GPIO6_B7_D
GPIO6_A2_D	UART5_TXD	9	10	UART6_TXD	GPIO6_B0_D
GPIO6_A3_D	UART5_RXD	11	12	UART6_RXD	GPIO6_B1_D
GPIO6_A4_D	IO_CAM3_nRST	13	14	IO_CAM1_nRST	GPIO6_B2_D
GPIO6_A5_D	IO_CAM3_PWDN	15	16	IO_CAM1_PWDN	GPIO6_B3_D
GPIO6_A0_D	IO_CAM4_PWREN	17	18	IO_CAM2_PWREN	GPIO6_A6_D
GPIO6_A1_D	IO_CAM4_nRST	19	20	IO_CAM2_nRST	GPIO6_A7_D
	GND	21	22	GND	
	MIPI_RX1_D0N	23	24	MIPI_RX0_D0N	
	MIPI_RX1_D0P	25	26	MIPI_RX0_D0P	
	MIPI_RX1_D1N	27	28	MIPI_RX0_D1N	

	MIPI_RX1_D1P	29	30	MIPI_RX0_D1P	
	MIPI_RX1_CLK0N	31	32	MIPI_RX0_CLK0N	
	MIPI_RX1_CLK0P	33	34	MIPI_RX0_CLK0P	
	MIPI_RX1_CLK1N	35	36	MIPI_RX0_CLK1N	
	MIPI_RX1_CLK1P	37	38	MIPI_RX0_CLK1P	
	MIPI_RX1_D3N	39	40	MIPI_RX0_D3N	
	MIPI_RX1_D3P	41	42	MIPI_RX0_D3P	
	MIPI_RX1_D2N	43	44	MIPI_RX0_D2N	
	MIPI_RX1_D2P	45	46	MIPI_RX0_D2P	
	GND	47	48	GND	
GPIO4_A1_U	CAM_CLK2_OUT	49	50	CAM_CLK0_OUT	GPIO4_B1_D
GPIO4_A0_U	CAM_CLK3_OUT	51	52	CAM_CLK1_OUT	GPIO4_B0_D
GPIO4_A7_D	I2C4_SCL_1V8	53	54	I2C3_SCL_1V8	GPIO4_A4_D
GPIO4_A6_D	I2C4_SDA_1V8	55	56	I2C3_SDA_1V8	GPIO4_A5_D
GPIO4_A3_D	IO_CAM4_PWDN	57	58	IO_CAM2_PWDN	GPIO4_A2_D
	GND	59	60	GND	
	MIC_IN1N	61	62	IO_AMP_PWREN	GPIO7_A4_D
	MIC_IN1P	63	64	IO_AMP_EN	GPIO7_A1_D
	MIC_IN0N	65	66	SAI0_MCLK	GPIO7_A2_D
	MIC_IN0P	67	68	SAI0_SCLK	GPIO7_A0_D
	GND	69	70	SAI0_LRCK	GPIO7_A3_D
GPIO2_A4_D	SDMMC0_CLK	71	72	SAI0_SDO0	GPIO7_A5_D
GPIO2_A0_D	SDMMC0_D0	73	74	SAI0_SDI0	GPIO7_A6_D
GPIO2_A1_D	SDMMC0_D1	75	76	IO_AUD_HP_DET	GPIO7_A7_D
GPIO2_A5_D	SDMMC0_CMD	77	78	DSM_AUD_RP	GPIO7_B1_D
GPIO2_A2_D	SDMMC0_D2	79	80	DSM_AUD_RN	GPIO7_B0_D
GPIO2_A3_D	SDMMC0_D3	81	82	GND	

GPIO0_A6_U	SDMMC0_DET	83	84	USB_HOST_DP	
GPIO0_A6_U	SDMMC0_VSELECT	85	86	USB_HOST_DM	
GPIO0_A7_U	IO_HUB_nRST	87	88	USB_DRD_SSRXN	
GPIO0_B0_D	IO_TYPEC_PWREN	89	90	USB_DRD_SSRXP	
GPIO0_B1_D	IO_TYPEC_CH_SEL	91	92	USB_DRD_SSTXN	
GPIO0_B2_D	IO_TYPEC_nINT	93	94	USB_DRD_SSTXP	
GPIO0_A0_Z	IO_WDT_EN	95	96	USB_DRD_DP	
GPIO0_A2_Z	IO_WDT_FEED	97	98	USB_DRD_DM	
	SYS_nRST	99	100	USB_DRD_VDET	

J23: Speaker

引 脚	信 号 名
1	AMP_SPK_OUTNR
2	AMP_SPK_OUTPR

J22: Speaker

引 脚	信 号 名
1	AMP_SPK_OUTPL
2	AMP_SPK_OUTNL

J20: MIC

引 脚	信 号 名
1	MIC_IN1P
2	MIC_IN1N

J21: MIC

引 脚	信 号 名
1	MIC_IN0P
2	MIC_IN0N

J30/J31/J24/J25: RS232 接口

引 脚	信 号 名
1	COM_TXD
2	COM_RXD
3	GND

J29/J27: RS485 接口

引 脚	信 号 名
1	RS485_A
2	RS485_B
3	GND

J32/J33: CAN 接口

引 脚	信 号 名
1	CAN_H
2	CAN_L
3	GND

J14: MIPI-DSI 显示接口

信 号 名	引 脚	引 脚	信 号 名
VCC_EXT_5V0	1	2	VCC_EXT_5V0
VCC_EXT_5V0	3	4	VCC_EXT_5V0
GND	5	6	GND
IO_LCD_TP_nINT	7	8	IO_LCD_TP_nRST
I2C2_SDA	9	10	I2C2_SCL
GND	11	12	IO_LCD_BL_PWREN
LCD_PWM_OUT	13	14	IO_LCD_nRST
GND	15	16	MIPI_DSI_D0_N
MIPI_DSI_D0_P	17	18	GND

MIPI_DSI_D1_N	19	20	MIPI_DSI_D1_P
GND	21	22	MIPI_DSI_CLK_N
LCD_DSI_CLKP	23	24	GND
LCD_MIPI_D2N	25	26	LCD_MIPI_D2P
GND	27	28	LCD_MIPI_D3N
LCD_MIPI_D3P	29	30	GND

J15/J16/J17/J18: MIPI-CSI 接口

引 脚	信 号 名
1	GND
2	MIPI_CLKP
3	MIPI_CLKN
4	GND
5	NC
6	NC
7	GND
8	MIPI_D0P
9	MIPI_D0N
10	GND
11	NC
12	NC
13	GND
14	MIPI_D1P
15	MIPI_D1N
16	GND
17	SID
18	GND

19	CAM_PWDN
20	CAM_nRST
21	CAM_I2C_SDA
22	CAM_I2C_SCL
23	VCC_CAM_1V2
24	GND
25	CAM_MCLK
26	GND
27	VCC_CAM_1V8
28	GND
29	VCC_CAM_2V8
30	VCC_CAM_2V8

J9: USB2.0 PHB HOST

引 脚	信 号 名
1	VCC_USB3_5V0
2	USB2_HOST1_DM
3	USB2_HOST1_DP
4	GND

J4: GPIO

信 号 名	引 脚	引 脚	信 号 名
FEPHY_LINK_LED	1	2	GPIO5_D4_U
IO_SPI_nINT	3	4	GPIO5_D4_U
CAN0_RXD	5	6	GPIO5_D4_U
FEPHY_ACT_LED	7	8	GPIO5_D5_U
IO_SPI_nRST	9	10	GPIO5_D5_U
CAN0_TXD	11	12	GPIO5_D5_U

J10: MINI-PCIE 插座

信号名	引脚	引脚	信号名
NC	1	2	VCC_4G_3V3
NC	3	4	GND
NC	5	6	NC
NC	7	8	4G_UIM_PWR
GND	9	10	4G_UIM_DATA
NC	11	12	4G_UIM_CLK
NC	13	14	4G_UIM_nRST
GND	15	16	NC
NC	17	18	GND
NC	19	20	4G_nDISEN
GND	21	22	4G_nRST
NC	23	24	VCC_4G_3V3
NC	25	26	GND
GND	27	28	NC
GND	29	30	NC
NC	31	32	NC
NC	33	34	GND
GND	35	36	4G_USB_D_N
GND	37	38	4G_USB_D_P
VCC_4G_3V3	39	40	GND
VCC_4G_3V3	41	42	4G_STATE
GND	43	44	NC
NC	45	46	NC
NC	47	48	NC
NC	49	50	GND

NC	51	52	VCC_4G_3V3
----	----	----	------------

J34: SPI

信号名	引脚	引脚	信号名
IO_SPI_nINT	1	2	SPI0_nCS
IO_SPI_nRST	3	4	SPI0_CLK
VCC_EXT_3V3	5	6	SPI0_MOSI
GND	7	8	SPI0_MISO

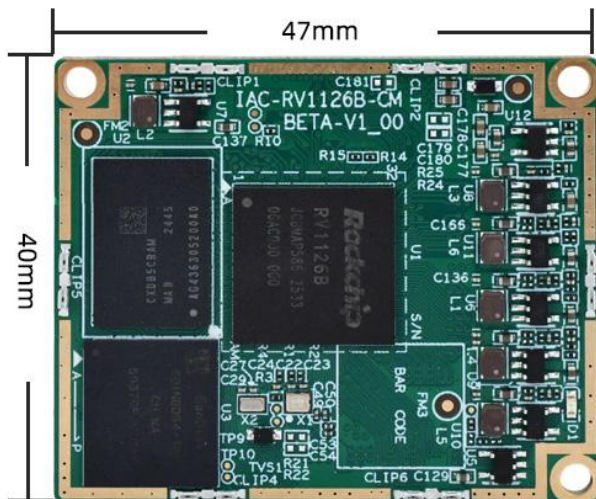
J3: 3.3V/1.8V 跳线

信号名	引脚	引脚	信号名
VCC_IO_1V8	1	2	VCC_IO_SD0
VCC_IO_3V3	3	4	VCC_IO_SD0

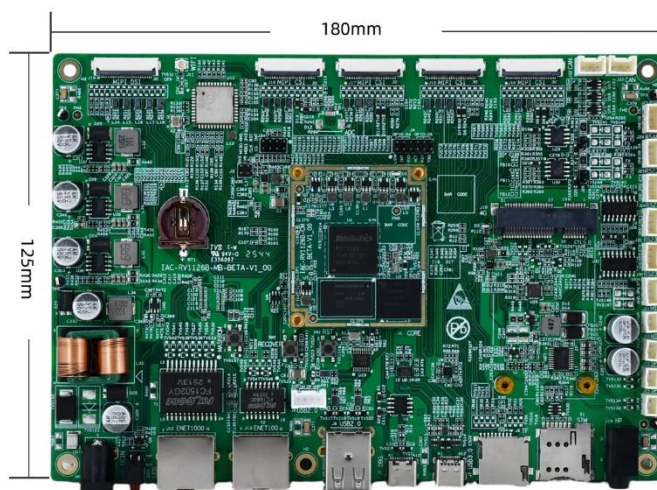
三、尺寸结构图

单位：mm，如需接插件尺寸，请发邮件：supports@qiyangtech.com

3.1.核心板尺寸

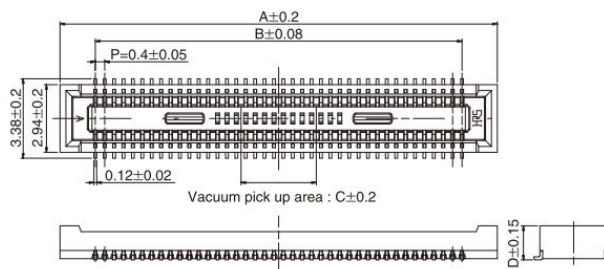


3.2.开发板尺寸

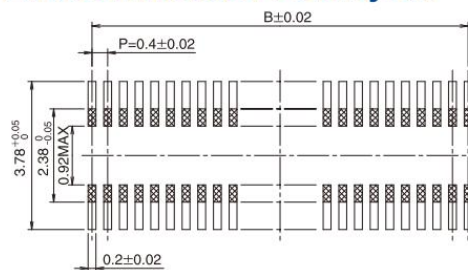


3.3 接插件尺寸

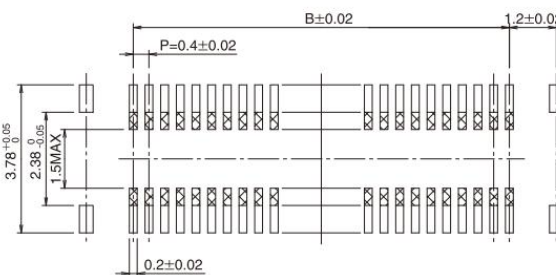
➤ 核心板型号: DF40HC(3.0)-100DS-0.4V(51)



◆ Recommended PCB layout



DF40HC(Without reinforcing metal fitting)



DF40HB(With reinforcing metal fitting)

■ Stacking height 3.0mm

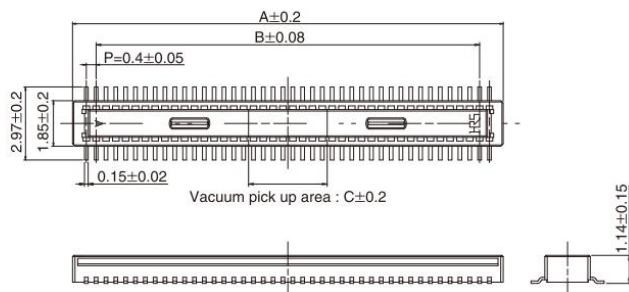
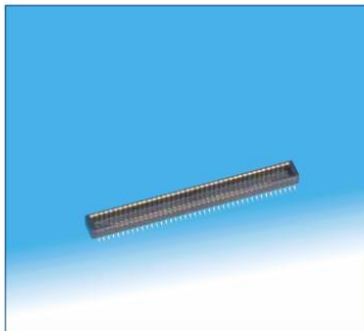
【Specification No.】
(51) : Embossed package 3,000 pcs/reel

Unit : mm

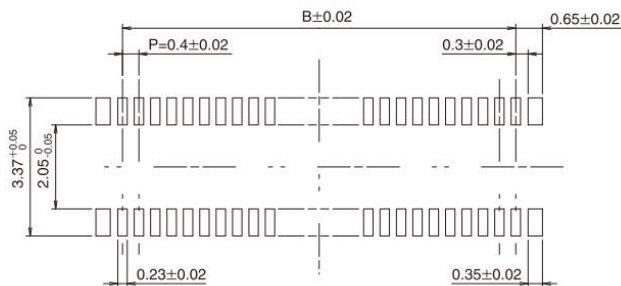
Part No.	HRS No.	No. of Contacts	A	B	C	D
DF40HC(3.0)-30DS-0.4V(51)	684-4098-0 51	30	8.6	5.6	1.5	2.9
DF40HC(3.0)-40DS-0.4V(51)	684-4169-6 51	40	10.6	7.6	3.2	
DF40HC(3.0)-44DS-0.4V(51)	684-4076-7 51	44	11.4	8.4		
DF40HC(3.0)-50DS-0.4V(51)	684-4099-2 51	50	12.6	9.6		
DF40HC(3.0)-60DS-0.4V(51)	684-4100-0 51	60	14.6	11.6		
DF40HC(3.0)-70DS-0.4V(51)	684-4138-2 51	70	16.6	13.6		
DF40HC(3.0)-80DS-0.4V(51)	684-4180-9 51	80	18.6	15.6		
DF40HC(3.0)-90DS-0.4V(51)	684-4161-4 51	90	20.6	17.6		
DF40HC(3.0)-100DS-0.4V(51)	684-4151-0 51	100	22.6	19.6		

➤ 底板型号：DF40C-100DP-0.4V(51)

■ Header



◆ Recommended PCB layout



Unit : mm

Part No.	HRS No.	No. of Contacts	A	B	C
DF40C-10DP-0.4V(51)	684-4035-0 51	10	3.52	1.6	1.0
DF40C-12DP-0.4V(51)	684-4149-9 51	12	3.92	2.0	
DF40C-20DP-0.4V(51)	684-4010-9 51	20	5.52	3.6	
DF40C-24DP-0.4V(51)	684-4011-1 51	24	6.32	4.4	1.2
DF40C-30DP-0.4V(51)	684-4012-4 51	30	7.52	5.6	1.5
DF40C-34DP-0.4V(51)	684-4024-3 51	34	8.32	6.4	2.3
DF40C-40DP-0.4V(51)	684-4013-7 51	40	9.52	7.6	3.2
DF40C-44DP-0.4V(51)	684-4077-0 51	44	10.32	8.4	
DF40C-50DP-0.4V(51)	684-4014-0 51	50	11.52	9.6	
DF40C-60DP-0.4V(51)	684-4003-3 51	60	13.52	11.6	
DF40C-70DP-0.4V(51)	684-4015-2 51	70	15.52	13.6	
DF40C-80DP-0.4V(51)	684-4001-8 51	80	17.52	15.6	
DF40C-90DP-0.4V(51)	684-4125-0 51	90	19.52	17.6	
DF40C-100DP-0.4V(51)	684-4032-1 51	100	21.52	19.6	

四、电气特性

项目	参数
工作温度	-20℃ ~ +80℃
存储温度	-20℃ ~ +90℃
工作湿度	5%到 95%，非凝结
核心板尺寸	40mm*47mm，8 层板高精度沉金工艺
底板尺寸	125mm*180mm，4 层板高精度沉金工艺
整板功耗	<1.3W 左右（无负载）
电源供电	DC12V/2.5A

五、附注

- 1、在连接 LCD 前，请先确认您的 LCD 模块电源规格；
- 2、请使用公司原配的接插件，以免误接造成主板的伤害；
- 3、我公司承诺，对本公司产品提供 E-mail，电话等通讯技术支持服务，终身维修服务；
- 4、我公司承诺，对本公司产品提供自出售之日起 6 个月内免费维修服务，若用户在使用本公司产品期间，由于产品的质量问题的出现故障，可在保修期内凭购买单据与销售商或我公司联系，我公司负责为您维修产品或更换新机。
- 5、为下列情况之一的产品，不实行免费保修：
 - 超过保修服务期；
 - 无有效购买单据；
 - 进液、受潮或发霉；
 - 由于购买后跌落、强烈震动或擅自改动、误操作等非产品质量原因引起的故障和损坏；
 - 因为不可抗力造成损坏。
- 6、我公司保留所有 IAC-RV1126B-Kit 产品中自主开发的相关软、硬件技术资料的知识产权；用户仅能将它们作为教学、实验、科研使用，不得从事任何商业用途，也不能将它们在网络上散发，或者通过截取、修改等方式来篡改它们的著作权。
- 7、本产品接受客户批量订购，公司将提供全方面的技术支持和服务。

浙江启扬智能科技有限公司

电话：0571-87858811 / 87858822

传真：0571-89935912

技术支持：0571-87858811 转 805

E-MAIL: supports@qiyangtech.com

网址： <http://www.qiytech.com>

地址：杭州市西湖区西湖科技园西园八路 6 号 A 幢 3 楼

邮编：310030